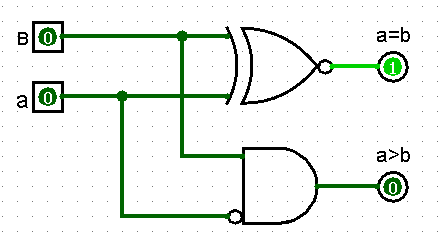
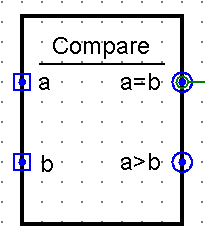
# **Завдання на лабораторну роботу №4**

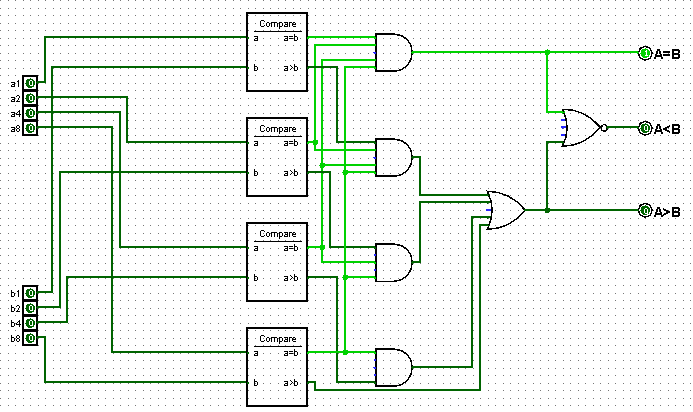
# ***Створення операційних блоків множення, ділення та порівняння для центрального процесора***

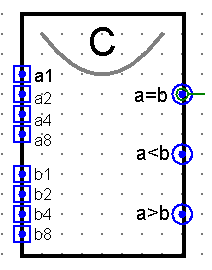
1. Однобітний компаратор:



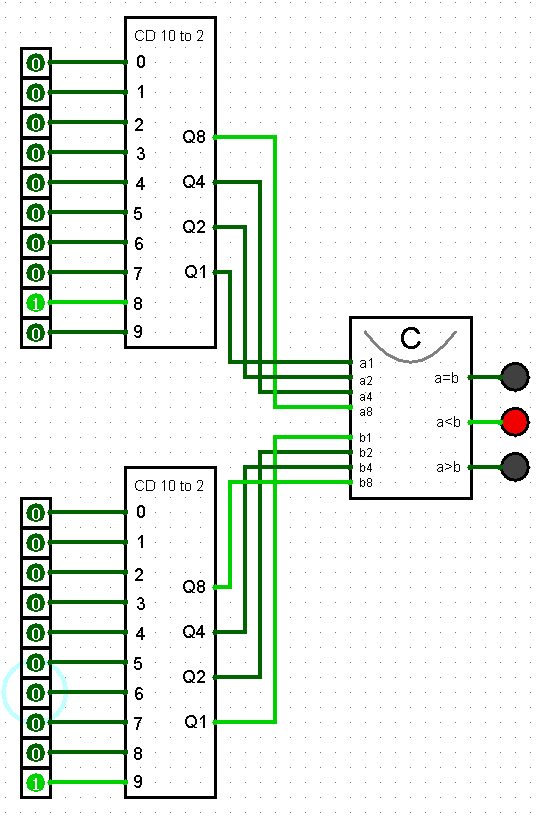
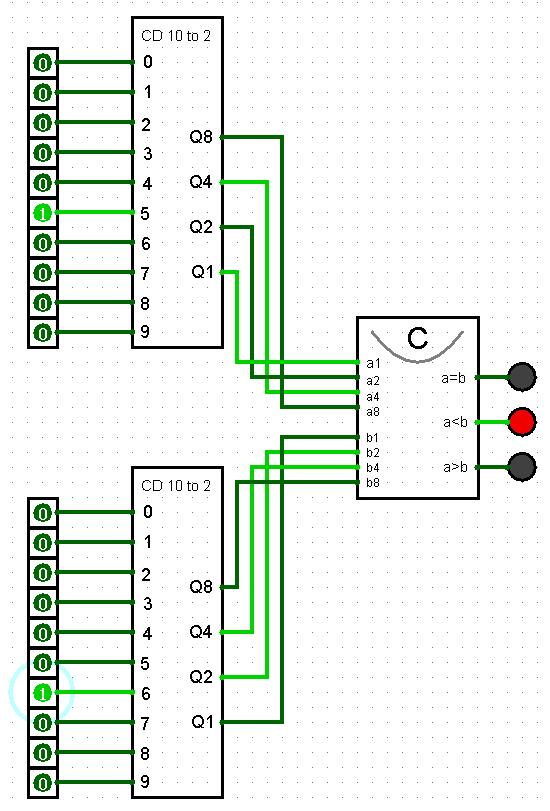


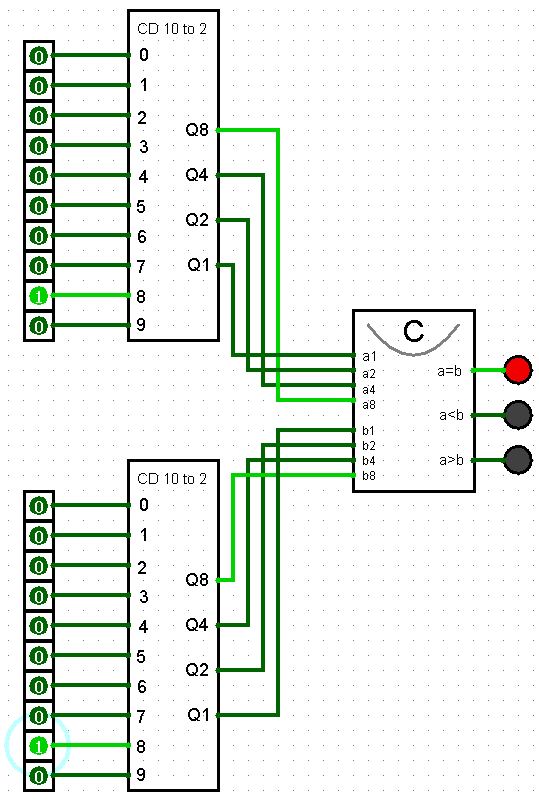
4-бітний компаратор:



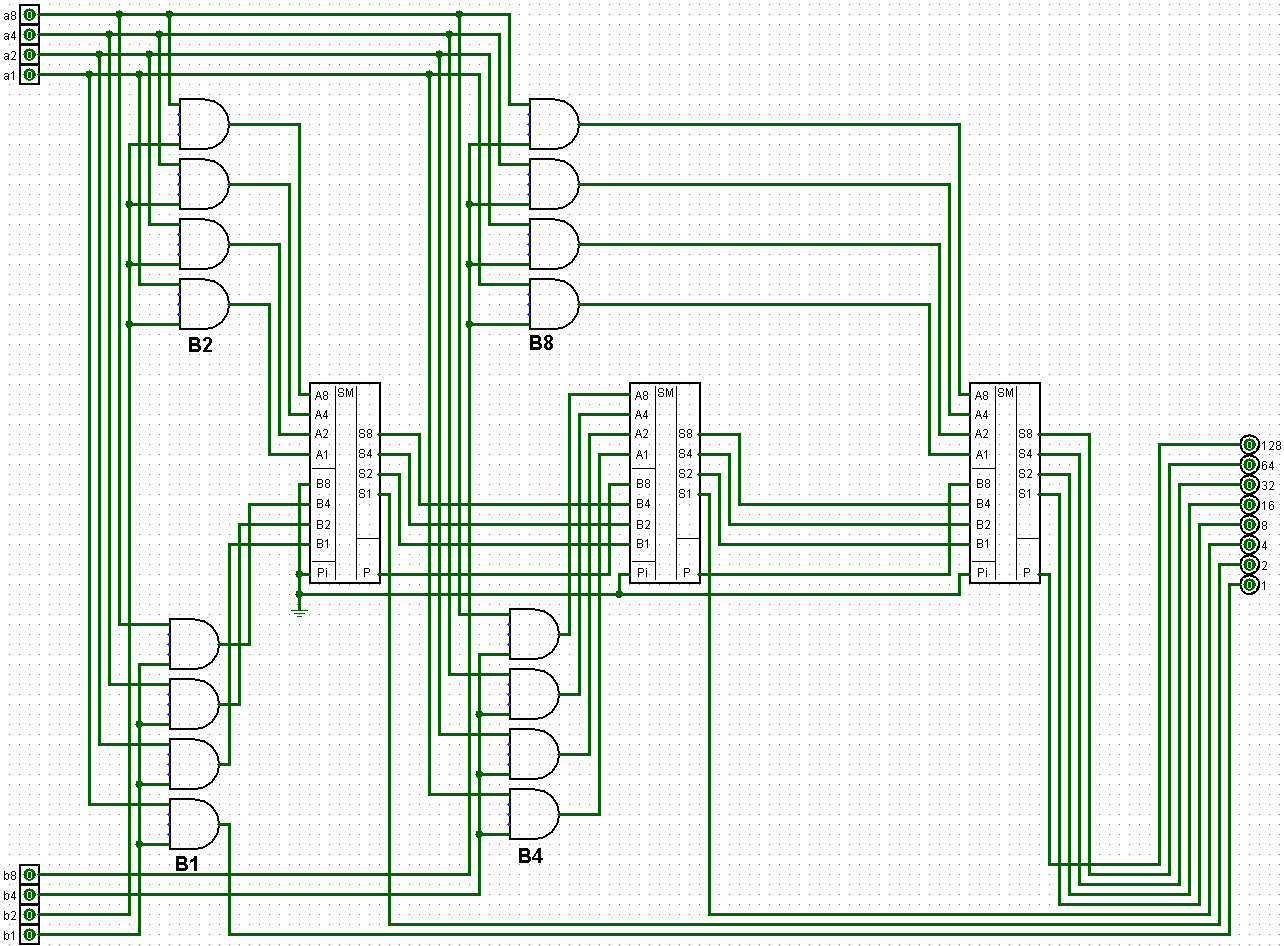


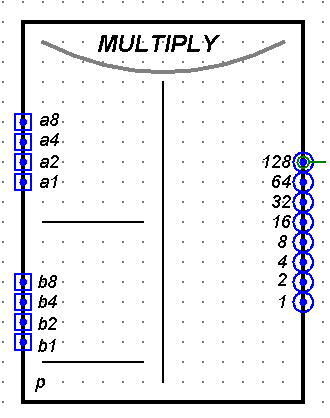
1. Компаратор + кодер:



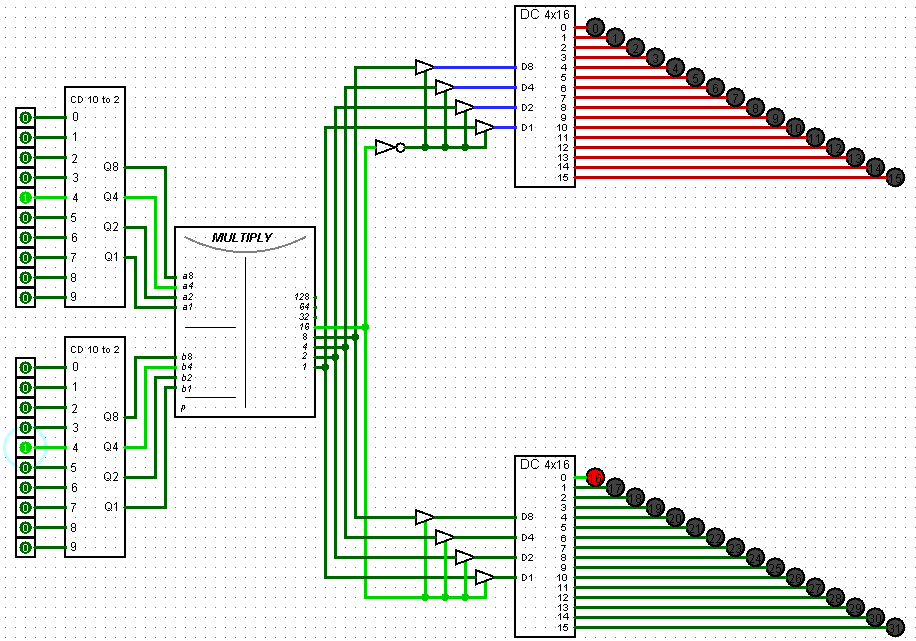


1. Матричний однотактний множник:

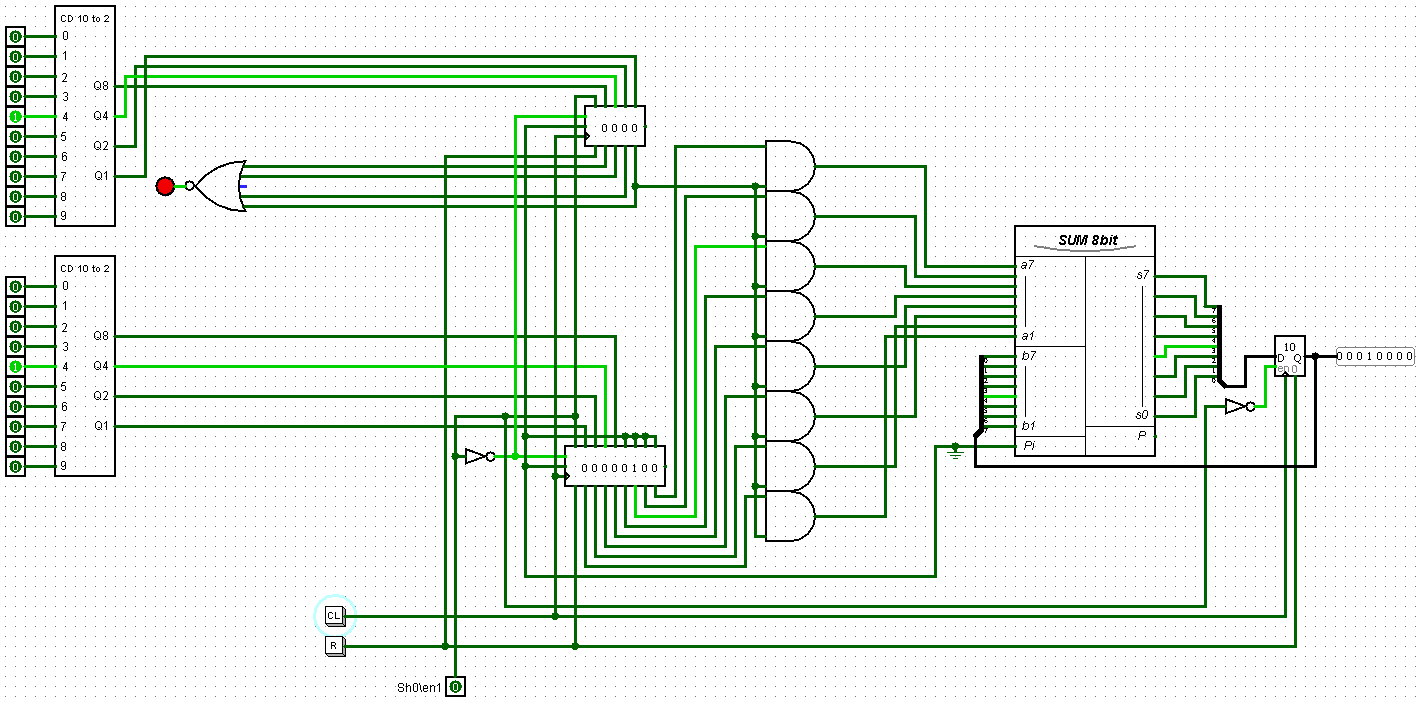




1. Кодер+Мул+Декодер



1. Мул алгоритмічний



1. Дільник без остач

